

(12)特許協力条約に基づいて公開された国際出願

(19)世界知的所有権機関
国際事務局



(43)国際公開日
2005年6月2日 (02.06.2005)

PCT

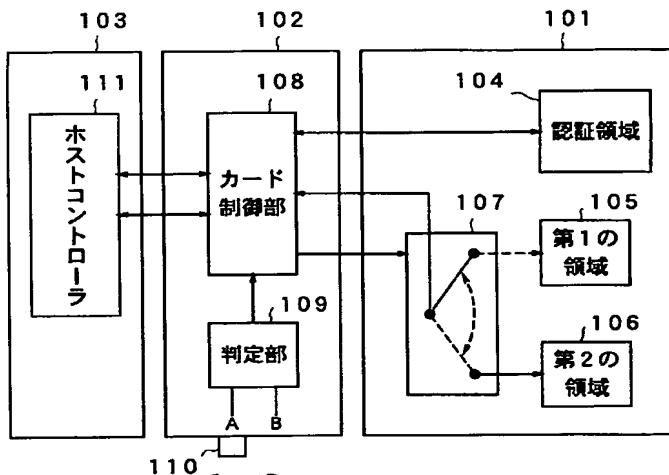
(10)国際公開番号
WO 2005/050432 A1

(51) 国際特許分類 ⁷ :	G06F 3/06, 3/08, G06K 17/00	(72) 発明者; および
(21) 国際出願番号:	PCT/JP2004/017170	(75) 発明者/出願人(米国についてのみ): 井上信治 (IN-OUE, Shinji) [JP/JP]. 藤村一哉 (FUJIMURA, Kazuya) [JP/JP]. 井上由紀子 (INOUE, Yukiko) [JP/JP]. 前田卓治 (MAEDA, Takuji) [JP/JP]. 越智誠 (OCHI, Makoto) [JP/JP]. 須藤正人 (SUTO, Masato) [JP/JP]. 宗広和 (SO, Hirokazu) [JP/JP].
(22) 国際出願日:	2004年11月18日 (18.11.2004)	(74) 代理人: 岡本宣喜 (OKAMOTO, Yoshiki); 〒5770066 大阪府東大阪市高井田本通7-7-19昌利ビル安田岡本特許事務所内 Osaka (JP).
(25) 国際出願の言語:	日本語	(81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA,
(26) 国際公開の言語:	日本語	
(30) 優先権データ: 特願2003-389108	2003年11月19日 (19.11.2003) JP	
(71) 出願人(米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真1006番地 Osaka (JP).		

[続葉有]

(54) Title: RECORDING MEDIUM ACCESS DEVICE AND RECORDING MEDIUM ACCESS METHOD

(54)発明の名称: 記録媒体アクセス装置及び記録媒体アクセス方法



111...HOST CONTROLLER
108...CARD CONTROL UNIT
109...JUDGMENT UNIT

104...RECOGNITION AREA
105...FIRST AREA
106...SECOND AREA

(57) Abstract: A semiconductor memory card (101) has a plurality of areas (105, 106) based on different file systems. An adapter (102) includes: an area switching unit (110) which a user can operate; a judgment unit (109) for judging the operation; and a card control unit (108) for issuing a switching command for switching the area to be used for the semiconductor memory card (101) in accordance with the judgment result. When the switching command is issued in response to the input from the area switching unit (110), the command is interpreted by an area selection unit (107) of the semiconductor memory card (101) so as to select an area.

(57)要約: 半導体メモリカード101は異なるファイルシステムに基づく複数の領域105, 106を有する。アダプタ102は、ユーザが操作可能な領域切り替え部110と、その操作を判定する判定部109と、判定結果に伴って半導体メモリカード101に使用する領域を切り替えるための切り替えコマンドを発行するカード制

[続葉有]

WO 2005/050432 A1



NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI

添付公開書類:

- 國際調査報告書
- 補正書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。